CLIPPEDIMAGE= JP362176137A

PAT-NO: JP362176137A

DOCUMENT-IDENTIFIER: JP 62176137 A

TITLE: COMPRESSION BONDED TYPE SEMICONDUCTOR DEVICE

PUBN-DATE: August 1, 1987

INVENTOR-INFORMATION:

NAME MATSUDA, HIDEO TSUNODA, YOSHIAKI KUBOTA, TAKASHI

ASSIGNEE-INFORMATION:

NAME COUNTRY
TOSHIBA CORP N/A

APPL-NO: JP61016854

APPL-DATE: January 30, 1986

INT-CL_(IPC): H01L021/58 US-CL-CURRENT: 257/689

ABSTRACT:

PURPOSE: To prevent eccentricity and position deviation between a guided-out electrode and a semiconductor element and to provide an improved position-fixing structure with respect to the semiconductor element, by the structure, wherein the semiconductor element is positioned by a hard member, the center of an axis is fixed, and the rotation of the semiconductor element around the center of the axis is prevented by an elastic member.

CONSTITUTION: In the Figure, a numeral 17 indicates a positioning member, which is an annular plate body, at the outer peripheral part of which a tubular side wall 17a is provided, and is made of a hard insulating material. The inner diameter of the tubular side wall 17a is equal to the outer diameter of a circular heat buffer plate 5a. The inner diameter of a hole in the annular plate body is equal to the outer diameter of a guide-out electrode 3a on an anode side. Said hard member 17 is coupled to the heat buffer plate 5a and the guide-out electrode 3a on the anode side by way of a spacer 18 as shown in the Figure. A semiconductor element 4 is positioned with the hard member 17. The

rotation of the disk shaped semiconductor element must be prevented. Therefore, an annular elastic member 19 is coupled between the outer surface of the heat buffer plate 5a and the inner wall of a tubular insulator 1 of a package. Thus the rotation is blocked.

COPYRIGHT: (C)1987,JPO&Japio

⑩ 日本国特許庁(JP)

① 特許出願公開

⑩公開特許公報(A)

昭62 - 176137

(5) Int Cl.4

識別記号

庁内整理番号

43公開 昭和62年(1987)8月1日

H 01 L 21/58

6732-5F

審査請求 未請求 発明の数 1 (全4頁)

加圧圧接型半導体装置 69発明の名称

> 願 昭61-16854 ②特

願 昭61(1986)1月30日 22出

秀 雄 田 ⑫発 明 者 松

川崎市幸区小向東芝町1 株式会社東芝多摩川工場内

川崎市幸区小向東芝町1 株式会社東芝多摩川工場内

良 昭 明者 角 田 ⑫発 久 保 隆 田 79発

川崎市幸区小向東芝町 1

株式会社東芝多摩川工場内

明者 株式会社東芝

川崎市幸区堀川町72番地

创出 願 人 英二 30代 理 人 弁理士 諸田

明細菌

- 1. 発明の名称 加圧圧接型半導体装置
- 2. 特許請求の範囲
 - 1対の主表面を有する半導体素子と、前記 半導体素子を収納して圧接する、少なくとも 1 対の導出電極及び絶縁節体を有した外囲器 とから構成される半導体装置であって、前記 半海休報子を一方の導出電極に対して位置決 めをする硬質部材と、前記半導体素子と前記 絶縁簡体との間に嵌装された弾性部材とを具 僻することを特徴とする加圧圧接型半導体装 晋.
- 3. 発明の詳細な説明

[発明の技術分野]

この発明は、半導体装置に関し、さらに詳しく は加圧圧接型の半導体装置における半導体素子の 定位手段の改良に係るものである。

[発明の技術的背景]

加圧圧接型の半導体装置、例えば電力用ダイオ

ードにおける従来構造を、第3図の嘶面図に示し 同図において、1はセラミックで成形され た絶縁箇体で、外囲器の側壁を構成し、2a及び 2 c は絶縁簡休1の両端面にそれぞれ対向して封 着された材質コパール(商品名)などの 1対の環 状蓋体、3a及び3cは絶縁箇体1と同軸に、か つ環状蓋体2a.2cの開孔にそれぞれ推通して封 着された 1対の導出電極で、前記絶縁简体1、環 状蓋体2a.2c及び導出電板3a.3cによって気 密の外囲器が構成され、この外囲器内における導 出電極の対向面間に半導体素子 4 が熟 緩 衝 板 5 a, また、この半導 5 c を介して圧接されている。 体素子4ではシリコン基板4bの一方の主面(図 の上側主面)にAI またはAu の陰極電標4c が 設けられ、他方の主面(図の下側主面)に屬極を 兼ねるろう暦 4 a によってMo 又はWで形成され た熟緩衝板 5 a の 1主面に固着されている。 らにくこの熱観衝板 5 a は、周側面をゴムのよう な絶縁物で環状に形成された定位部材6によって 外囲器の絶縁简体1の内壁に対し同軸に支持され、 かつ他の主面で関極側導出電極3a に圧接している。 一方、半導体素子の陰極電極4c はMo 又はWの熱緩衝板5cを介して陰極側導出電極3cによって圧接されている。 この圧力は外四器の封止によって発生し、前記隔極側の熱緩衝板5aと導出電極3a との圧接も行っている。

[背景技術の問題点]

その結果、従来の加圧圧接型半導体装置では、 半導体素子4が隔極側導出電極3aに対して偏心

て位置決めをする硬質部材と、前記半導体素子と前記絶縁間体との間に嵌装された弾性部材とを具備することを特徴とする加圧圧接型半導体装置である。

本発明の半導体装置における半導体素子は、導出電極に対して硬質部材で定位されるために半導体素子の偏心が改良されるとともに振動や衝撃によって位置ずれを起こさず、さらに上記硬質部材と併用して質性部様をとの間に弾性部材を嵌押して定位するために半導体素子の輸心まわりの回転も生じない。

[発明の実施例]

次に図面を参照して本発明の実施例を説明する。 第1図は、電力用ダイオードに本発明を適用した第一実施例の縦断面図である。 第一実施例に おける部材が従来例と同じ部材であるものには、 第3図と同じ符号で示し、その説明を省略した。

第1図において、17は外周縁部に簡状側壁 17a が設けられている環状板体で、硬質の絶縁 物質で作られた位置決め部材である。 簡状側壁 するとともに半導体素子4が加圧圧接される前に振動や衝撃を受けて位置ずれを起しやすいという欠点があった。 そのようにして半導体素子4に生じた偏心や位置ずれは、半導体装置の不良増加、特性低下の原因となり、特に光トリガサイリスタにおいては半導体素子4に対して定位されなければならないライトガイドのことき部材が位置ずれによって折損するという重不良を起すことがあった。

[発明の目的]

本発明の目的は、加圧圧接型半導体装置において、導出電極と半導体素子との間の偏心や位置ずれを防止し、半導体素子の外囲器に対する改良された定位構造を提供することにある。

[発明の概要]

本発明の半導体装置は、 1対の主表面を有する 半導体素子と、少なくとも 1対の導出電極及び絶 縁 筒体を有するとともに前記半導体素子を収納し て圧接する外囲器とから構成される半導体装置で あって、前記半導体素子を一方の導出電極に対し

便賀部材17によって、半導体素子4が位置決めされるが、さらに円盤状の半導体案子の回転を押さえる必要がある。 そのため、熱級衝板5aの周側面と外囲器の筒状絶縁休1の内壁との間に環状の弾性部材19を検押し、該回転を阻止する。

次に第2図は、光トリガサイリスタに本発明を

適用した第二実施例の概断面図である。

電力用又は電気機器用装置の制御素子として使 用される光トリガサイリスタのごとき光駆動形半 導体装置は、光信号をライトガイドを用いて伝送 し、伝送した光信号により半導体装置の動作を制 御するものであり、主回路と制御信号発生回路と の電気絶縁性がすぐれているなどの利点があるた め、特に直流送電、無効電力和債装置等の高電圧 変換装置に使用されている。 第2図において光 トリガサイリスタの一般の構成を説明すると、 2 4 はサイリスタ pnpn層が形成されている半導体 表子で、そのn 癌例主面はアルミ電板24c を介 してカソード側導出電板23c で圧接され、D層 例主面はろう材 2 4 a と熟級衝板 2 5 a を介して アノード側導出電板23aで圧接される。 カソ ード側の主面のほぼ中央の受光部240に信号光 が印加される。 印加する信号光を導くための内 部ライトガイド30には光ファイバーが使用され、 その一端の端面30aは茶子24の受光部24d (24e は位置合せ治具である)に対向して配置

半導体素子の位置決めをするものであり、また弾性部材は筒状絶縁体に対して半導体素子を定位するものであるから、硬質部材と弾性部材の形状は、 上記実施例に示した形状に限定されない。

[発明の効果]

本発明の半導体装置によれば、硬質部材によって半導体系子は位置決めがされて軸心を固定し、弾性部材によって半導体案子の軸心まわりの回転を別止する構造となっているため、加圧圧接型半導体装置の半導体案子の定位性が改良される。

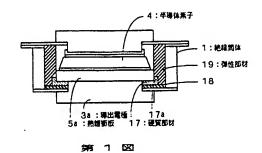
4. 図面の簡単な説明

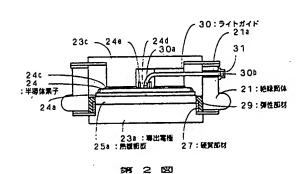
第1図は本発明第一実施例の加圧圧接型ダイオードの超断面図、第2図は本発明第二実施例の光トリガサイリスタの超断面図、第3図は従来構造の加圧圧接型ダイオードの超断面図である。

1.21… 简状絶縁体、 2a,2c … 環状發体、 3a,3c,23a,23c … 導出電極、 4,24… 半導体 案子、 5a,5c,25a … 然 級 衝 板 、 17.27… 硬質部材、 19,29… 弾性部材。

され、そこから内部ライトガイド30がほぼ90度の角度で曲げられた後導出電極に沿い半導体主面と平行に外間器の筒状絶縁休21の側面に向かって延在し、内部ライトガイド30の他端30㎏はの状絶縁休21の周側面に質設された開口部21aの中を通り、端面30gが筒状絶縁休21に設けた光学的透過休31(受光窓31ともいう)に対向して位置するように配置される。

本発明において、硬質部材は導出電極に対して





•

-183-